DIALOG(R) File, 351: Derwent WF (c) 2002 Derwent Info Ltd. All rts. reserv.

010667196 \*\*Image available\*\*
WPI Acc No: 1996-164150/\*199617\*

XRPX Acc No: N96-137693

System-clock st p circuit for central processing unit - has NAND gate time-constant circuit which generate non-maskable int rrupt signal f r

Patent Assignee: PENTEL KK (PENL )

Number of Countries: 001 Number of Patents: 001

Patent Family:

Patent No Kind Date Applicat No Kind Date Week
JP 8044453 A 19960216 JP 94194982 A 19940727 199617 B

Priority Applications (No Type Date): JP 94194982 A 19940727

Patent Details:

Patent No Kind Lan Pg Main IPC Filing Notes

JP 8044453 A 3 G06F-001/04

Abstract (Basic): JP 8044453 A

The circuit includes a NAND gate (2) which receives at least a first non-maskable interrupt signal (GONMI).

The output signal of the NAND gate is supplied to a time-constant circuit (3) which generates a second non-maskable interrupt signal for a CPU (1).

USE/ADVANTAGE - For inputting interrupt signal for temporarily stopping CPU when not used. Reduces power consumption by allowing CPU to be put at waiting state where power consumption is comparatively less.

Dwg.2/2

Title Terms: SYSTEM; CLOCK; STOP; CIRCUIT; CENTRAL; PROCESS; UNIT; NAND; GATE; TIME; CONSTANT; CIRCUIT; GENERATE; NON; INTERRUPT; SIGNAL; CPU

Derwent Class: T01

International Patent Class (Main): G06F-001/04

File Segment: EPI

Manual Codes (EPI/S-X): T01-K

(19)日本国特許庁 (JP)

## (12) 公開特許公報(A)

(11)特許出顧公開番号

## 特開平8-44453

(43)公開日 平成8年(1996)2月16日

(51) Int.Cl.6

 FΙ

技術表示箇所

G06F 1/04

301 C

審査請求 未請求 請求項の数2 FD (全 3 頁)

(21)出願番号

特願平6-194982

(71)出顧人 000005511

べんてる株式会社

(22)出願日

平成6年(1994)7月27日

東京都中央区日本橋小網町7番2号

(72)発明者 信田 宏

埼玉県草加市吉町4-1-8 べんてる株

式会社草加工場内

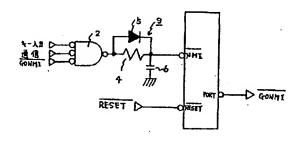
## (54) 【発明の名称】 CPUのシステムクロック停止回路

## (57)【要約】

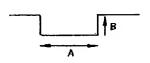
【目的】 入力装置、特にハンデイターミナル入力装置のキー入力待ち、通信待ち状態等のCPUが軽負荷状態時の消費電力削減。

【構成】 CPUのNMI信号を、少なくともCPUのGONMI信号を入力とするNAND回路と、該NAND回路の出力信号を入力信号とする時定数回路から印加するCPUのシステムクロック停止回路

【効果】 外部トリガーによりCPUのクロックを再起動できるので、入力作業速度を犠牲にすることなく、電源電池の消耗を低減することができる。ユーザーは、無駄な電力を使わずに消費電力の削減ができ、ハンディターミナルの長時間の使用が可能になった。







【図2】

